|  |  |
| --- | --- |
| ***Digitalna elektronika (PR-PI/RI) - Konstrukcijske vježbe 2023./2024.*** | |
| Ime i prezime: | Leon Blažević |
| Broj zadatka: | 53 |
| Način rješavanja: | Schematic/VHDL |
| Razvojna ploča: | E2LP |
| Izraditi sklop koji upravlja frekvencijom izmjene „trčećeg“ svjetla sastavljenog iz 8 LE dioda. U svakom trenutku svijetli jedna LE dioda. Podešavati frekvenciju izmjene primjenom sklopke razvojnog sustava. Dostupne frekvencije izmjene trebaju biti 4 Hz, 8 Hz, 16 Hz i 32 Hz. | |
| ***Rješenje zadatka*** | |
| Prostor za VHDL kod/shema spoja  **NAPOMENA** za one koji su pisali VHDL strukturni kod, prvo je potrebno staviti programski kod od vašeg glavnog modula ( „Top Module“) zatim istim redoslijedom kako ste pozivali unutar glavnog modula postaviti i programski kod ostalih modula (ako ste jedan pozivali više puta dovoljno ga je samo jednom prikazati, npr. poopćeni djelitelj frekvencije). | |
| Prostor za objašnjenje VHDL koda/sheme spoja  Ako su bili potrebni izračuni (djelitelj frekvencije, minimizacija logičkih funkcija, K-mape, pretvaranja) te ako ste se služili određenim algoritmima, brojilima, dekoderima itd. sve je potrebno navesti i objasniti.  Objašnjenje zadatka treba biti u skladu s VHDL kodom/shemom tj. početi objašnjavati od početka do kraja odnosno potrebno je redom pratiti gore ispunjeno rješenje zadatka.  Izvješća bez objašnjena neće biti prihvaćena, ako objašnjenje nije adekvatno asistent zadržava pravo odbiti izvješće i zatražiti potrebne ispravke. | |
| ***User Constrains File*** | |
| Prostor za sadržaj .UCF datoteke  **NAPOMENA:** Obrisati teskt ispisan crnevnom bojom te izvješće ispunjavati crnom bojom. | |

\*Izvješće se predaje u .docx (.doc) formatu na Merlinu te **nije** potrebno donositi izvješće u tiskanom obliku na potpis.